

PCT

WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales Büro



INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

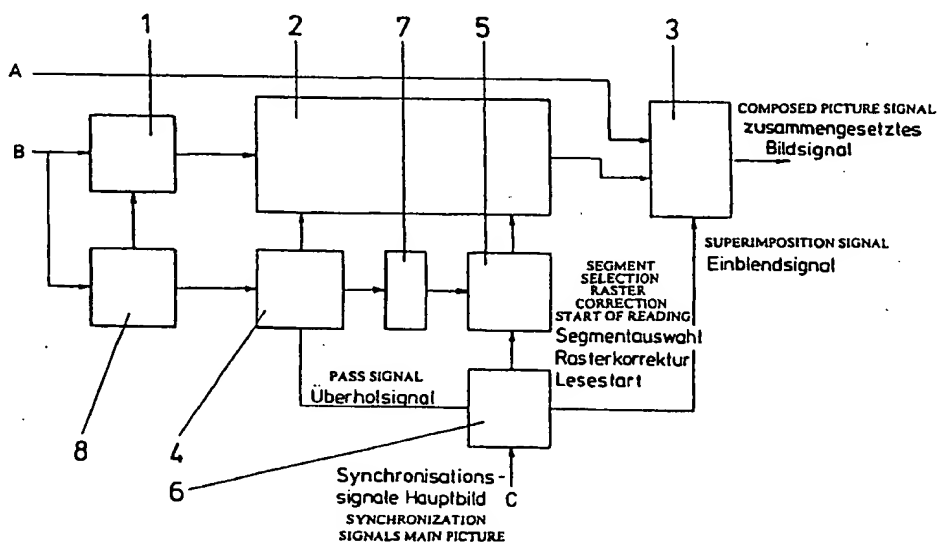
(51) Internationale Patentklassifikation 7 : H04N 5/45	A1	(11) Internationale Veröffentlichungsnummer: WO 00/52931 (43) Internationales Veröffentlichungsdatum: 8. September 2000 (08.09.00)
(21) Internationales Aktenzeichen: PCT/DE00/00681 (22) Internationales Anmeldedatum: 3. März 2000 (03.03.00) (30) Prioritätsdaten: 199 09 562.0 4. März 1999 (04.03.99) DE (71) Anmelder (für alle Bestimmungsstaaten ausser US): INFI-NEON TECHNOLOGIES AG [DE/DE]; St.-Martin-Srasse 53, D-81541 München (DE). (72) Erfinder; und (75) Erfinder/Anmelder (nur für US): BRETT, Maik [DE/DE]; Schlesierweg 3, D-65719 Hofheim (DE). HAHN, Marko [DE/DE]; Maronstrasse 2, D-81373 München (DE). (74) Gemeinsamer Vertreter: INFINEON TECHNOLOGIES AG; ZEDLITZ, Peter, Postfach 22 13 17, D-80503 München (DE).		(81) Bestimmungsstaaten: JP, KR, US, europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). Veröffentlicht <i>Mit internationalem Recherchenbericht. Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.</i>

(54) Title: METHOD AND CIRCUIT FOR PICTURE-IN-PICTURE SUPERIMPOSITION

(54) Bezeichnung: VERFAHREN UND SCHALTUNGSANORDNUNG ZUR BILD-IN-BILD-EINBLENDUNG

(57) Abstract

The invention relates to a method for picture-in-picture superimposition which is especially characterized in that; the insertion pictures are written into a storage device (2) in a circulating manner under continuously incremented write addresses; the first and last address of each written-in insertion picture is stored; a pass signal is generated by comparing the current address with the address stored beforehand and indicates whether a previous address has been attained again and thus whether the corresponding picture content has been overwritten; by evaluating the pass signal, the current or preceding segment for reading out according thereto is selected if a passing took place before the start of the reading out, and; the insertion picture stored in the selected segment is read out with continuously incremented read addresses and is superimposed in the main picture. The invention also relates to a corresponding circuit.



(57) Zusammenfassung

Es wird ein Verfahren zur Bild-in-Bild-Einblendung beschrieben, das sich insbesondere dadurch auszeichnet, dass die Einfügebilder unter fortlaufend inkrementierten Schreibadressen umlaufend in eine Speichereinrichtung (2) eingeschrieben werden; die erste und letzte Adresse jedes eingeschriebenen Einfügebildes gespeichert wird; ein Überholssignal durch Vergleich der momentanen Adresse mit der zuvor gespeicherten Adresse gebildet wird, das anzeigt, ob eine vorherige Adresse wieder erreicht und somit der entsprechende Bildinhalt überschrieben wurde; durch Auswertung des Überholssignals das aktuelle oder das vorhergehende Segment zum Auslesen in Abhängigkeit davon ausgewählt wird, ob vor dem Start des Auslesens ein Überholen stattfand oder nicht und; das in dem ausgewählten Segment gespeicherte Einfügebild mit fortlaufend inkrementierten Leseadressen ausgelesen und in das Hauptbild eingeblendet wird. Es wird auch eine entsprechende Schaltungsanordnung beschrieben.

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AL	Albanien	ES	Spanien	LS	Lesotho	SI	Slowenien
AM	Armenien	FI	Finnland	LT	Litauen	SK	Slowakei
AT	Österreich	FR	Frankreich	LU	Luxemburg	SN	Senegal
AU	Australien	GA	Gabun	LV	Lettland	SZ	Swasiland
AZ	Aserbaidshjan	GB	Vereinigtes Königreich	MC	Monaco	TD	Tschad
BA	Bosnien-Herzegowina	GE	Georgien	MD	Republik Moldau	TG	Togo
BB	Barbados	GH	Ghana	MG	Madagaskar	TJ	Tadschikistan
BE	Belgien	GN	Guinea	MK	Die ehemalige jugoslawische Republik Mazedonien	TM	Turkmenistan
BF	Burkina Faso	GR	Griechenland			TR	Türkei
BG	Bulgarien	HU	Ungarn	ML	Mali	TT	Trinidad und Tobago
BJ	Benin	IE	Irland	MN	Mongolei	UA	Ukraine
BR	Brasilien	IL	Israel	MR	Mauretanien	UG	Uganda
BY	Belarus	IS	Island	MW	Malawi	US	Vereinigte Staaten von Amerika
CA	Kanada	IT	Italien	MX	Mexiko	UZ	Usbekistan
CF	Zentralafrikanische Republik	JP	Japan	NE	Niger	VN	Vietnam
CG	Kongo	KE	Kenia	NL	Niederlande	YU	Jugoslawien
CH	Schweiz	KG	Kirgisistan	NO	Norwegen	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	Demokratische Volksrepublik Korea	NZ	Neuseeland		
CM	Kamerun			PL	Polen		
CN	China	KR	Republik Korea	PT	Portugal		
CU	Kuba	KZ	Kasachstan	RO	Rumänien		
CZ	Tschechische Republik	LC	St. Lucia	RU	Russische Föderation		
DE	Deutschland	LJ	Liechtenstein	SD	Sudan		
DK	Dänemark	LK	Sri Lanka	SE	Schweden		
EE	Estland	LR	Liberia	SG	Singapur		

Beschreibung

Verfahren und Schaltungsanordnung zur Bild-in-Bild- Einblendung

5

Die Erfindung betrifft ein Verfahren zur Bild-in-Bild-Einblendung, bei dem eine Folge von dezimierten Einfügebildern in einen Speicher mit mindestens zwei Segmenten eingeschrieben und zum Einblenden in eine Folge von Hauptbildern ausgelesen wird, und zwar gemäß dem Oberbegriff von Anspruch 1, sowie eine Schaltungsanordnung zur Bild-in-Bild Einblendung, insbesondere zur Durchführung dieses Verfahrens gemäß dem Oberbegriff von Anspruch 6.

10

Es sind verschiedene Verfahren und Vorrichtungen zur Einblendung eines oder mehrerer Einfügebilder in ein Hauptbild (PIP - Picture In Picture) bekannt. Die in dem Speicher gespeicherten Einfügebilder werden dabei synchron mit einem Hauptbild ausgelesen. Da die Auslesegeschwindigkeit in allgemeinen entsprechend der Dezimation des Einfügebildes höher ist, als die Einschreibgeschwindigkeit, kann aufgrund des Überholens des Schreibzeigers durch den Lesezeiger in dem Einfügebild eine Naht auftreten, da sich das Einfügebild nun aus einem aktuellen und einem vorhergehenden Teil zusammensetzt.

20

25

Insbesondere in dem Fall, in dem die beiden Teile aus unterschiedlichen Bewegungsphasen stammen, ergibt sich ein störender Effekt, da bewegte Objekte, durch die die Naht verläuft, verzerrt dargestellt werden. Wenn außerdem die Frequenzen der Einfüge- und Hauptbilder nicht genau übereinstimmen, wandert die Naht, was als besonders unangenehm empfunden wird.

30

35

Aus der EP 0 739 130 A2 ist es zur Vermeidung dieses Problems bekannt, in der Speichereinrichtung zwei Einfügebilder (beziehungsweise jeweils Halbbilder) zu speichern, so daß immer genau ein Bild ausgelesen werden kann, während das nächste Bild geschrieben wird. Zwar wird dadurch ein Überholen des

Schreibzeigers durch den Lesezeiger vermieden, ein wesentlicher Nachteil besteht jedoch darin, daß die Speicherkapazität sehr hoch sein muß, was mit erheblichen Kosten verbunden ist.

5 Der Erfindung liegt deshalb die Aufgabe zugrunde, ein Verfahren sowie eine Schaltungsanordnung zur Bild-in-Bild-Einblendung der eingangs genannten Art zu schaffen, mit dem/der mit relativ geringem Aufwand ein Einfügebild ohne Naht erzeugt werden kann.

10

Gelöst wird diese Aufgabe mit einem solchen Verfahren, das sich dadurch auszeichnet, daß:

- die Einfügebilder unter fortlaufend inkrementierten Schreibadressen umlaufend in die Speichereinrichtung eingeschrieben
- 15 werden,
- die erste Adresse jedes eingeschriebenen Einfügebildes gespeichert wird,
- ein Überholsignal durch Vergleich der momentanen Adresse mit einer zuvor gespeicherten Adresse gebildet wird, das an-
- 20 zeigt, ob eine vorherige Adresse wieder erreicht und somit der entsprechende Bildinhalt überschrieben wurde,
- durch Auswertung des Überholsignals das aktuelle oder das vorhergehende Segment zum Auslesen in Abhängigkeit davon ausgewählt wird, ob vor dem Start des Auslesens ein Überholen
- 25 stattfand oder nicht und
- das in dem ausgewählten Segment gespeicherte Einfügebild mit fortlaufend inkrementierten Leseadressen ausgelesen und in das Hauptbild eingeblendet wird.

30 Die Aufgabe wird ferner mit einer Schaltungsanordnung zur Einblendung einer Folge von dezimierten Einfügebildern in eine Folge von Hauptbildern gelöst, die eine Speichereinrichtung mit mindestens zwei Segmenten für die Einfügebilder, eine Schreibsteuerung und eine Lesesteuerung aufweist und die

35 sich insbesondere dadurch auszeichnet, daß mit der Schreibsteuerung ein einer Anzeigesteuerung zuführbares Überholsignal erzeugbar ist, daß ein mit der Lesesteuerung verbundener

Segmentpuffer zur Speicherung einer ersten und einer letzten Adresse eines Einfügebildes vorgesehen ist, und daß mit der Anzeigesteuerung in Abhängigkeit von dem Überholsignal ein durch die Lesesteuerung auszulesendes Speichersegment aus-
5 wählbar ist.

Der erfindungsgemäßen Lösungen liegt die Erkenntnis zugrunde, daß ein Überholen des Schreibzeigers durch den Lesezeiger durch eine geeignete umlaufende Adressierung der Speicherein-
10 richtung unter Ausnutzung der Geschwindigkeitsdifferenz zwischen den Zeigern vermieden werden kann. Ein wesentlicher Vorteil dieser Lösung besteht darin, daß dies sogar dann gilt, wenn sich die Größe des Einfügebildes ändert. Ferner ist es auch nicht erforderlich, vollständig getrennte Speicherbereiche zum Lesen und Schreiben vorzusehen oder die Or-
15 ganisation des Speichers an die Einfügebildgröße anzupassen.

Die Unteransprüche haben vorteilhafte Weiterbildungen der Erfindung zum Inhalt.
20

Danach werden zum Beispiel die Schreib- und Leseadressen fortlaufend von einer ersten Speicheradresse bis zu einer letzten Speicheradresse inkrementiert und nach dem Erreichen der letzten Speicheradresse jeweils wieder auf die erste
25 Speicheradresse zurückgesetzt.

Zu diesem Zweck ist bei der erfindungsgemäßen Schaltungsanordnung vorzugsweise vorgesehen, daß die Schreibsteuerung und die Lesesteuerung jeweils einen Adreßzähler zum Inkrementieren der Schreib- bzw. Leseadressen aufweisen.
30

Weitere Einzelheiten, Merkmale und Vorteile der Erfindung ergeben sich aus der folgenden Beschreibung von bevorzugten Ausführungsformen anhand der Zeichnungen. Es zeigen:
35

- Fig. 1 ein Blockschaltbild einer erfindungsgemäßen Schaltungsanordnung;
- 5 Fig. 2 ein Diagramm der Signalverläufe beim Einschreiben in einen Bildspeicher;
- Fig. 3 ein Diagramm der Signalverläufe beim Auslesen aus einem Bildspeicher;
- 10 Fig. 4 eine Darstellung zur Verdeutlichung des Entstehens einer Naht;
- Fig. 5 ein Diagramm der erfindungsgemäßen Signalverläufe;
- 15 Fig. 6 ein Blockschaltbild einer Schaltungsanordnung zur Auswahl eines Speichersegmentes;
- Fig. 7 eine Adreßzeigerdarstellung bei fehlender vertikaler Dezimation;
- 20 Fig. 8 eine Darstellung einer Speicheraufteilung bei fehlender vertikaler Dezimation und
- Fig. 9 eine Darstellung des Speicheraufwandes im Falle einer Dezimation.
- 25

Einer erfindungsgemäßen Schaltungsanordnung wird gemäß Figur 1 über einen ersten Eingang A ein Hauptbildsignal und über
30 einen zweiten Eingang B ein Einfügebildsignal zugeführt. Das Einfügebildsignal gelangt zu einer Dezimationseinrichtung 1 sowie einer Synchronisationseinrichtung 8. Das Bildsignal des im allgemeinen vertikal dezimierten Einfügebildes wird in Form von Halbbildern in einem Speicher 2 zwischengespeichert
35 und nach dem Auslesen zusammen mit dem Hauptbildsignal einer Einblendvorrichtung 3 zugeführt, die ein zusammengesetztes Bildsignal erzeugt.

Die Synchronisationseinrichtung 8 ist über einen ersten Ausgang mit der Dezimationseinrichtung 1 und über einen zweiten Ausgang mit einer Schreibsteuerung 4 verbunden. Ein erster Ausgang der Schreibsteuerung 4 liegt an dem Speicher 2 an, während ein zweiter Ausgang mit einem Segmentpuffer 7 und ein dritter Ausgang mit einer Anzeigesteuerung 6 verbunden ist. Der Ausgang des Segmentpuffers 7 liegt an einer Lesesteuerung 5 an, der auch ein erster Ausgang der Anzeigesteuerung 6 zugeführt wird. Ein Ausgang der Lesesteuerung 5 ist mit dem Speicher 2 verbunden. Ein zweiter Ausgang der Anzeigesteuerung wird schließlich der Einblendvorrichtung 3 zugeführt, wobei die Anzeigesteuerung einen Eingang C für Synchronisationssignale des Hauptbildes aufweist.

15 Zum Einschreiben eines mit der Dezimationseinrichtung 1 dezimierten Einfügebildsignals in den Speicher 2 erzeugt die Schreibsteuerung 4 die benötigten Adressen. Im einfachsten Fall wird dabei bei einer z. B. linearen Organisation des Speichers 2 nach jedem Schreibvorgang der Schreibadreßzeiger inkrementiert. Erreicht der Adreßzeiger die letzte Adresse, wird er auf die erste Adresse zurückgesetzt, unter der das Einschreiben fortgesetzt wird, wobei dies über die Dauer des Halbbildes mit Unterbrechungen entsprechend der Dezimation erfolgt. Dabei kommt es zwangsläufig zum Überschreiben eines vorangegangenen (Halb-) Bildes.

Mit jedem Beginn eines neuen Halbbildes wird die erste Schreibadresse in dem Segmentpuffer 7 abgelegt, der außerdem auch die letzte Adresse speichert. Ferner wird auch die Halbbildlage und -größe in Form von Zeilen und Pixeln je Zeile in dem Segmentpuffer 7 gespeichert, wobei die jeweils zuletzt gespeicherten Daten nicht überschrieben werden. Die Speicherkapazität des Segmentpuffers 7 beträgt also etwa das Doppelte dieser für ein Halbbild zu speichernden Daten, die jeweils einem Halbbild in einem momentanen und einem aktuellen Segment in dem Speicher 2 entsprechen.

Mit jeder Inkrementierung des Schreibzeigers wird mit der Schreibsteuerung 4 außerdem geprüft, ob die neue Adresse einen bestimmten Offset zur vorher gespeicherten (nicht zu der aktuell gespeicherten) Adresse aufweist. Dieser Offset kann bei einem hohen vertikalen Dezimationsfaktor auch Null sein. Er dient im wesentlichen als Sicherheitsabstand, um ein Überholen durch asynchrone Datenübernahme oder geringfügig abweichende Vertikalfrequenzen zu vermeiden. Mit diesem Offset wird ein Überholsignal erzeugt, das anzeigt, ob die Adresse wieder erreicht und damit dieser Bildinhalt überschrieben wurde.

Der Inhalt des Segmentpuffers 7 wird an die Lesesteuerung 5 übertragen, mit der ab einer der beiden vorhandenen Adressen nach dem Start des Lesens an der Einblendposition der Speicher 2 ausgelesen wird, so daß das Einfügebild entsprechend seiner Lage und Größe durch die Einblendvorrichtung 3 in dem Hauptbild erzeugt werden kann.

Mit der Anzeigesteuerung 6 wird anhand des von der Schreibsteuerung 4 übertragenen Überholsignals entschieden, welches der beiden in dem Speicher 2 vorhandenen Segmente ausgelesen wird. Bei der Auswahl des Segmentes wird zunächst immer von dem letzten Segment ausgegangen. Erfolgte vor dem Lesestart ein Überholen, so wird das momentane (aktuelle) Segment ausgelesen. Ein entsprechendes Segment-Auswahlsignal wird zu der Lesesteuerung 5 übertragen.

Mit der Anzeigesteuerung wird auch die Einblendposition berechnet. Die Anzeigesteuerung 6 dient ferner zur Korrektur der Rasterlagen, die durch einen Vergleich zwischen der Rasterlage eines dargestellten Bildes mit der Rasterlage eines gespeicherten Bildes und ein Überspringen oder Wiederholen einer Zeile erfolgt. Schließlich kann die Anzeigesteuerung 6 auch für eine Mehrbildeinblendung genutzt werden.

Vor einer detaillierten Beschreibung des Algorithmus sollen zunächst die in diesem Zusammenhang verwendeten Begriffe erläutert werden.

- 5 Die dezimierten Bildpunkte des Einfügebildes werden, wie oben erläutert wurde, zunächst in dem Speicher 2 gespeichert. Zur Darstellung werden sie im zeitlichen Raster des Hauptbildes wieder aus dem Speicher ausgelesen. Zu diesem Zweck müssen die Schreib- und Leseadressen durch getrennte Adreßzähler erzeugt werden.
10

- Figur 2 zeigt die entsprechenden Signalverläufe beim Einschreiben in den Speicher 2. Der Momentanwert des Schreibadreßzählers repräsentiert einen Schreibzeiger mit einem dezimierten Einfügebildpunkt in dem Speicher 2. Aus diesem
15 Grund sollen die Begriffe "Schreibzeiger" und "Lesezeiger" verwendet werden.

- Mit einem Impuls (vaqstart) beginnt ein Erfassungsfenster (vaqwin), und der Schreibadreßzeiger steigt mit jedem
20 dezimierten Bildpunkt. Da nur der sichtbare Teil des Einfügebildes dezimiert wird, ruht der Schreibadreßzeiger immer dann, wenn aus der vertikalen Dezimationsstufe keine gültige Zeile zur Verfügung steht. Nach der letzten zu dezimierenden
25 Zeile wird der Zeiger auf die Anfangsposition zurückgesetzt. In der Darstellung ergibt sich das Bild einer Rampe mit Absätzen.

- Figur 3 zeigt die entsprechenden Signalverläufe beim Auslesen aus dem Speicher 2. Mit der Anzeigesteuerung 6 wird anhand
30 der gewünschten Einblendposition des dezimierten Einfügebildes in dem Hauptbild der Zeitpunkt berechnet, zu dem ein Startsignal (vdisstart) erzeugt werden muß, um das Auslesen aus dem Speicher 2 zu beginnen. Mit jeder Zeile des Hauptbildes
35 wird nun an der entsprechenden Einblendposition (hdisstart) eine Zeile des dezimierten Einfügebildes aus dem

Speicher ausgelesen und in das Hauptbild eingeblendet (video-mux).

In der Darstellung des Leseadreßzeigers ergibt sich wiederum das Bild einer Rampe mit Absätzen. Die Rampen von Lese- und Schreibadreßzeiger unterscheiden sich im Hinblick auf ihre mittlere Steigung. Diese soll im folgenden detailliert betrachtet werden, da sie die Geschwindigkeit darstellt, mit der innerhalb eines bestimmten Zeitraums eine Anzahl von Speicherzellen überstrichen wird.

Die Geschwindigkeit des Schreibadreßzeigers ändert sich mit dem Dezimationsfaktor, und zwar in der Weise, daß die Rampe des Schreibadreßzeigers mit steigendem Dezimationsfaktor flacher wird.

Figur 4 zeigt für den Fall der Darstellung im Vollbildmodus (Framemode) das Entstehen einer Naht. Wenn nur ein Halbbildspeicher vorhanden ist und das Einfügebild dezimiert wurde, wird der Schreibzeiger in der Regel durch den Lesezeiger überholt. Da die Quellen für das Einfügebild ("insert_field") und das Hauptbild ("parent_field") im allgemeinen asynchron zueinander sind, entsteht somit eine Naht. In Figur 4 ist dies durch den Schnittpunkt zwischen dem relativ langsamen Schreibzeiger und dem diesen überholenden Lesezeiger angedeutet, wobei mit den Großbuchstaben A, B die Rasterlage des Einfügebild und mit den griechischen Kleinbuchstaben α , β die Rasterlage des Hauptbildes bezeichnet ist.

In zeitlicher Hinsicht vor der Naht wird das aktuelle Halbbild gelesen, während nach der Naht ein Teil eines älteren Bildes wiedergegeben wird. Zu beachten ist hierbei, daß sich durch das Zeilensprungverfahren (Interlaced Mode) beim Überholen die Rasterlage ändert, die anschließend wieder korrigiert werden muß.

Die Naht wird insbesondere dann sehr deutlich sichtbar, wenn ein bewegtes Bild dargestellt wird, das heißt wenn sich in

dem aktuellen und dem älteren Bild unterschiedliche Bewegungsphasen befinden. Wenn für das Haupt- und das Einfügebild unterschiedliche Standards verwendet werden, so kommt es zu einem Durchlaufen der Naht. Durch unterschiedliche Bildwiederholungsfrequenzen ändert sich mehrmals in jeder Sekunde die Kombination der Rasterlagen zu Beginn der Darstellung. Eine Korrektur in Abhängigkeit von dieser Fehllage ist sehr aufwendig. Außerdem kann das Bild in vertikaler Richtung sehr unruhig sein und als unangenehm empfunden werden.

Mit dem erfindungsgemäßen Verfahren bzw. der erfindungsgemäßen Schaltungsanordnung wird nun insbesondere im Vollbildmodus eine nahtlose Darstellung verschieden stark dezimierter Bilder möglich, ohne daß zwei getrennte Halbbildspeicher zur Verfügung stehen müssen.

Für die folgenden Erläuterungen soll angenommen werden, daß eine orthogonale Speichereinteilung gewählt wurde. Dadurch wird der Speicher in Zeilen mit festen Startadressen aufgeteilt. Die Länge einer solchen Zeile im Speicher wird von dem größten Bild bestimmt.

Ferner soll davon ausgegangen werden, daß das Einfügebild und das Hauptbild im gleichen Standard vorliegen. Beide Bildquellen können asynchron sein, sollen aber in ihrem Zeitraster zunächst keine Abweichungen voneinander haben. Wenn das Einfügebild vertikal und horizontal nicht dezimiert wird, reicht ein Halbbildspeicher aus, um eine nahtlose Bild-in-Bild Darstellung zu erzeugen, da sich die beiden Adreßzeiger aufgrund ihrer gleichen Geschwindigkeit nicht überholen können. Eine Ausnahme bildet der Fall der Rasterlagenkorrektur. Diese wird bei einer entsprechend vorliegenden Kombination aus Haupt- und Einfügebildlage in der ersten Zeile ausgeführt.

In diesem Fall springt der Leseadreßzeiger um eine Zeile. Bei diesem Sprung muß verhindert werden, daß der Schreibadreßzei-

ger überholt wird. Dies wird dadurch erreicht, daß Platz für zwei zusätzliche Zeilen im Speicher vorhanden ist.

5 Ferner ist eine geeignete Steuerung der Speicherzugriffe erforderlich. Der Speicher wird mit den Halbbildern umlaufend beschrieben. Dadurch verschiebt sich mit jedem neuen Halbbild die Startadresse um die Anzahl zusätzlich vorhandener Zeilen in Richtung niedrigerer physikalischer Adressen. Wird beim Schreiben die physikalische Endadresse des Speichers erreicht, so wird zurück an die Startadresse gesprungen.

10

Figur 5 zeigt die entsprechenden Signalverläufe während der Schreibsteuerung (a) bzw. der Lesesteuerung (b). Demgemäß befindet sich also stets etwas mehr als ein Einfüge-Halbbild im Speicher. Ähnlich wie im Falle der Organisation von zwei Halbbildspeichern bestimmt auch hier der Schreibadreßzeiger über die Speichersegmentfreigabe. Die Signale "vaqstart", "vaqwin", "vdisstart" und "hdisstart" haben wieder die gleiche Bedeutung wie in den Figuren 2 und 3.

15

20

Figur 6 zeigt ein Blockschaltbild zur Auswahl des jeweils gültigen Speichersegmentes. Die Schaltung umfaßt einen Adreßzähler 12, dessen Ausgang mit einem ersten Register 10 und einem ersten Eingang eines Vergleichers 14 verbunden ist, ein zweites Register 11, an dessen Eingang der Ausgang des ersten Registers 10 liegt, sowie einen Multiplexer 13, dessen erster Eingang (line_adr_next) mit dem Ausgang des ersten Registers 10 und dessen zweiter Ausgang mit dem Ausgang des zweiten Registers 11 verbunden ist. Dieser letztgenannte Ausgang ist auch mit einem zweiten Eingang des Vergleichers 14 verbunden, dessen Ausgang an einem Flip-Flop 15 anliegt.

25

30

Für die Steuerung der Lesezugriffe werden die Startadresse des alten und des neuen Einfügehalbbildes in den Registern 10, 11 abgelegt. Mit dem Beginn eines neuen Halbbildes wird der ältere der beiden Registerinhalte verworfen, und die vormals neue Startadresse wird zur alten Adresse, während die

35

gerade aktuelle Adresse zur neuen Startadresse wird. Sofern durch das umlaufende Beschreiben des Speichers der Beginn des älteren Einfügehalbbildes überschrieben wurde, kann es nicht mehr gelesen werden.

5

Für die Auswahl des gültigen Speichersegmentes wird ständig der Inhalt des Adreßzählers 12 (line_address) mit der Startadresse des älteren der beiden Halbbilder (line_address_cur) in dem Vergleicher 14 verglichen. Tritt eine Übereinstimmung auf, so wird das Flip-Flop 15 gesetzt und am Ausgang des Multiplexers 13 steht nun die Startadresse des neuen Halbbildes an. Wird ein neues Halbbild begonnen, so wird das Flip-Flop zurückgesetzt, und durch den Wechsel der Registerinhalte steht am Ausgang des Multiplexers 13 die gleiche Startadresse an, wie zuvor, bis auch diese wieder überschrieben wird. Auf diese Weise zeigt die Speicherfreigabe zu jedem Zeitpunkt auf ein gültiges Speichersegment. Durch den zusätzlich vorhandenen Speicherraum kann der Lesezeiger den Schreibzeiger auch bei einem Sprung infolge der Rasterlagenkorrektur nicht erreichen oder überholen.

Um den allgemeinen Anforderungen zu genügen, muß dieser Ablauf jedoch erweitert werden. Insbesondere im Fall von Videorecordern, die mit einem schnellen Vor- oder Rücklauf mit Bildwiedergabe betrieben werden, können erhebliche Abweichungen von der Norm auftreten. Hierbei ist zum Beispiel auch der Wartungszustand und der Verschleiß des Bandmaterials zu berücksichtigen. Die Speichersteuerung muß in der Lage sein, die Wirkungen eines gedehnten Bandes sowie Gleichlaufschwankungen des Laufwerksmechanismus auszugleichen. Voraussetzung hierbei ist jedoch, daß die Synchronimpulsabtrennung bei einem solchen Signal noch korrekt arbeitet.

Die vertikale Frequenz f_V und die horizontale Frequenz f_H stehen über die Zeilenzahl Z in folgendem Zusammenhang:

$$f_V = f_H / Z \quad (5.1)$$

Von Interesse für den Algorithmus sind die Zeilenfrequenzen des Hauptbildes (f_{Hp}) und des Einfügebildes (f_{Hi}). Deren Schwankungen wirken sich unmittelbar auf die Schreib- und Lesegeschwindigkeit aus. Je größer die Zeilenfrequenz f_{Hi} des Einfügebildes ist, desto mehr Speicherinhalt wird je Zeiteinheit geschrieben. Je geringer die Zeilenfrequenz f_{Hp} des Hauptbildes ist, desto weniger Zeilen werden je Zeiteinheit gelesen. Umgekehrt gilt entsprechendes.

Wird in beiden Quellen der gleiche Standard benutzt, so gelten folgende Zusammenhänge, wobei f_H die Sollzeilenfrequenz ist:

$$f_{Hi_max} = f_H (1 + df_{Hi}) \quad (5.2)$$

$$f_{Hi_min} = f_H (1 - df_{Hi}) \quad (5.3)$$

$$f_{Hp_max} = f_H (1 + df_{Hp}) \quad (5.4)$$

$$f_{Hp_min} = f_H (1 - df_{Hp}) \quad (5.5)$$

Es soll noch die Annahme gelten, daß keine vertikale Bildde-
zimation vorgenommen wird. Da es sich wieder um zwei asyn-
chron zueinander stehende Quellen handelt, können Schreib-
und Lesezeiger jede beliebige Position zueinander einnehmen.
Ebenso können sich die Zeiger bei einer entsprechenden Kombi-
nation der Horizontalfrequenzen in beiden Richtungen überho-
len.

Figur 7 zeigt die für den jeweiligen Schreib-und Lesezeiger erforderlichen Speicherzeilen, wobei Z_{acq} die Zahl der zur Akquisition herangezogenen Bildzeilen eines Halbbildes ist. Aus der Darstellung wird deutlich, wieviele Zeilen zusätzlich im Speicher vorhanden sein müssen, um ein Überholen der Zeiger in beiden Richtungen zu verhindern.

$$Z_{s2} = Z_{acq} \{ (f_{Hi_max} - f_{Hp_min}) / f_{Hi_max} \} \quad (5.6)$$

$$Z_{s1} = Z_{acq} \{ (f_{Hp_max} - f_{Hi_min}) / f_{Hp_max} \} \quad (5.7)$$

Die Gesamtmenge an zusätzlich erforderlichem Speicher für die nahtlose Bild-in-Bild Darstellung ergibt sich zu:

$$Z_g = Z_{acq} + Z_{s1} + Z_{s2} \quad (5.8)$$

5

Während des Schreibens befinden sich ein Teil eines alten und ein Teil eines neuen Halbbildes im Speicher. Durch die Position des Schreibadreßzeigers wird eines der beiden Halbbilder zum Lesen freigegeben. Wenn weniger als Z_{s1} Zeilen des neuen Halbbildes geschrieben wurden, wird das alte Halbbild freigegeben. Andernfalls beträgt der Abstand zum Beginn des alten Halbbildes weniger als Z_{s2} Zeilen, so daß das neue Halbbild gelesen werden kann.

15 Figur 8 zeigt die Speicheraufteilung in dem Fall, in dem keine vertikale Dezimation vorgenommen wird.

Wird nun in horizontaler und vertikaler Richtung dezimiert, so hat dies Einfluß auf die Geschwindigkeit des Schreibadreßzeigers. Die entsprechenden Zusammenhänge sind in Figur 9 gezeigt. Der Anstieg der Rampe ist in dieser Figur geringer.

Zunächst soll davon ausgegangen werden, daß sich die Schreibgeschwindigkeit durch die Dezimation in einem erheblichen Maße ändert. Die Schwankungen durch Änderungen der Zeilenfrequenz sollen demgegenüber klein sein.

Daraus folgt, daß ein Überholen des Lesezeigers durch den Schreibzeiger aufgrund des Geschwindigkeitsunterschieds nicht mehr auftreten kann. Damit läßt sich nun anhand der Dezimationsfaktoren und der Schwankungsbreite der Bildquellen der Speicheraufwand für eine nahtlose Bild-in-Bild Darstellung ermittelt.

$$35 \quad Z_{s1_dec}(dec_{ver}) = (Z_{acq}/dec_{ver}) (1 - f_{Hi_min}/(dec_{ver} - f_{Hp_max})) \quad (5.9)$$

Der zusätzliche Bedarf an Zeilen sinkt mit wachsendem Dezimationsfaktor. Das Maximum ergibt sich für einen vertikalen Dezimationsfaktor dec_{ver} von 1 (vertikal undezipiertes Bild).

- 5 Es soll nun auch die Möglichkeit des Überholens des Lesezeigers durch den Schreibzeiger berücksichtigt werden. Für kleine vertikale Dezimationsfaktoren ergibt sich ein weiterer zusätzlicher Speicherbedarf von:

$$10 \quad Z_{s2_dec} = (Z_{acq}/\text{dec}_{\text{ver}}) (1 - f_{\text{Hp_min}} \text{dec}_{\text{ver}}/f_{\text{Hi_max}}) \quad (5.10)$$

Für ein sinnvolles Ergebnis muß der Ausdruck in der rechten Klammer positiv sein. Die Gültigkeit dieses Ausdrucks beschränkt sich also auf einen Bereich von:

$$15 \quad \begin{aligned} & "1" \text{ kleiner gleich } " \text{dec}_{\text{ver}} " \text{ kleiner gleich} \\ & "(f_{\text{Hi_max}}/f_{\text{Hp_min}})" \end{aligned} \quad (5.11)$$

Für Werte, die größer sind, als die rechte Schranke, soll

$$20 \quad Z_{s2_dec} \text{ zu Null gesetzt werden.}$$

Unter Berücksichtigung der Gültigkeitsbereiche ergibt sich der zusätzliche Speicherbedarf aus der Summe von Z_{s1_dec} und Z_{s2_dec} . Die eingangs gemachten Untersuchungen sind ein Spezialfall für einen vertikalen Dezimationsfaktor von 1.

Der gesamte Speicherbedarf ergibt sich folglich zu:

$$30 \quad \begin{aligned} & Z_g(\text{dec}_{\text{ver}}) = Z_{acq}/\text{dec}_{\text{ver}} + Z_{s1_dec} + Z_{s2_dec} \text{ für} \\ & "1" \text{ kleiner gleich } " \text{dec}_{\text{ver}} " \text{ kleiner gleich} \\ & "(f_{\text{Hi_max}}/f_{\text{Hp_min}})" \end{aligned} \quad (5.12)$$

somit ergibt sich:

$$35 \quad \begin{aligned} & Z_g(\text{dec}_{\text{ver}}) = Z_{acq}/\text{dec}_{\text{ver}} (3 - f_{\text{Hp_min}} \text{dec}_{\text{ver}}/f_{\text{Hi_max}} - \\ & f_{\text{Hi_min}}/(\text{dec}_{\text{ver}} f_{\text{Hp_max}})) \textcircled{1} \\ & (5.14) \end{aligned}$$

Ansonsten gilt:

$$Z_g(\text{dec}_{\text{ver}}) = Z_{\text{acq}}/\text{dec}_{\text{ver}} + Z_{\text{sl_dec}} \text{ für} \\ 5 \text{ "dec}_{\text{ver}}" \text{ größer "}(f_{\text{Hi_max}}/f_{\text{Hp_min}})" \quad (5.13)$$

Daraus ergibt sich:

$$10 \quad Z_g(\text{dec}_{\text{ver}}) = Z_{\text{acq}}/\text{dec}_{\text{ver}} (2 - f_{\text{Hi_min}}/(\text{dec}_{\text{ver}} f_{\text{Hp_max}})) \quad (5.15)$$

15 Die Gesamtzahl der notwendigen Speicherzellen hat ihr Maximum bei einem vertikalen Dezimationsfaktor von 1. Mit wachsendem Dezimationsfaktor sinkt der Bedarf an Speicherzellen stark ab.

20 Ergänzend soll noch darauf hingewiesen werden, daß bei einer Erweiterung des Speichers 2 auf drei Segmente das erfindungsgemäße Verfahren auch bei einer Bildwiederholfrequenz von 100 Hz im AABB-Raster angewendet werden kann.

Patentansprüche

1. Verfahren zur Bild-in-Bild-Einblendung, bei dem eine Folge
5 von dezimierten Einfügebildern in eine Speichereinrichtung
mit mindestens zwei Segmenten eingeschrieben und zum Einblen-
den in eine Folge von Hauptbildern ausgelesen wird,
d a d u r c h g e k e n n z e i c h n e t, dass
- die Einfügebilder unter fortlaufend inkrementierten Schrei-
10 badressen umlaufend in die Speichereinrichtung eingeschrieben
werden,
- die erste Adresse jedes eingeschriebenen Einfügebildes
gespeichert wird,
- ein Überholsignal durch Vergleich der momentanen Adresse
15 mit einer zuvor gespeicherten Adresse gebildet wird, das an-
zeigt, ob eine vorherige Adresse wieder erreicht und somit
der entsprechende Bildinhalt überschrieben wurde,
- durch Auswertung des Überholsignals das aktuelle oder das
vorhergehende Segment zum Auslesen in Abhängigkeit davon aus-
20 gewählt wird, ob vor dem Start des Auslesens ein Überholen
stattfand oder nicht und
- das in dem ausgewählten Segment gespeicherte Einfügebild
mit fortlaufend inkrementierten Leseadressen ausgelesen und
in das Hauptbild eingeblendet wird.
- 25
2. Verfahren nach Anspruch 1,
d a d u r c h g e k e n n z e i c h n e t, dass die
Schreib- und Leseadressen fortlaufend von einer ersten Spei-
cheradresse bis zu einer letzten Speicheradresse inkremen-
30 tiert und nach dem Erreichen der letzten Speicheradresse je-
weils wieder auf die erste Speicheradresse zurückgesetzt wer-
den.
3. Verfahren nach Anspruch 1 oder 2,
35 d a d u r c h g e k e n n z e i c h n e t, dass zur Ein-
blendung eines Einfügebildes in ein Hauptbild in einem Seg-
mentpuffer für zwei Einfügebilder jeweils die Bildlage und -

größe in Form einer Anzahl von Zeilen sowie Pixeln je Zeile gespeichert wird.

4. Verfahren nach einem der vorhergehenden Ansprüche,
5 d a d u r c h g e k e n n z e i c h n e t, dass die Einfügebilder als Halbbilder gespeichert und ausgelesen werden.

5. Verfahren nach einem der vorhergehenden Ansprüche,
10 d a d u r c h g e k e n n z e i c h n e t, dass eine Rasterkorrektur durch einen Vergleich zwischen der Rasterlage eines darzustellenden Bildes und der Rasterlage eines gespeicherten Bildes sowie durch Überspringen oder Wiederholen einer Zeile erfolgt.

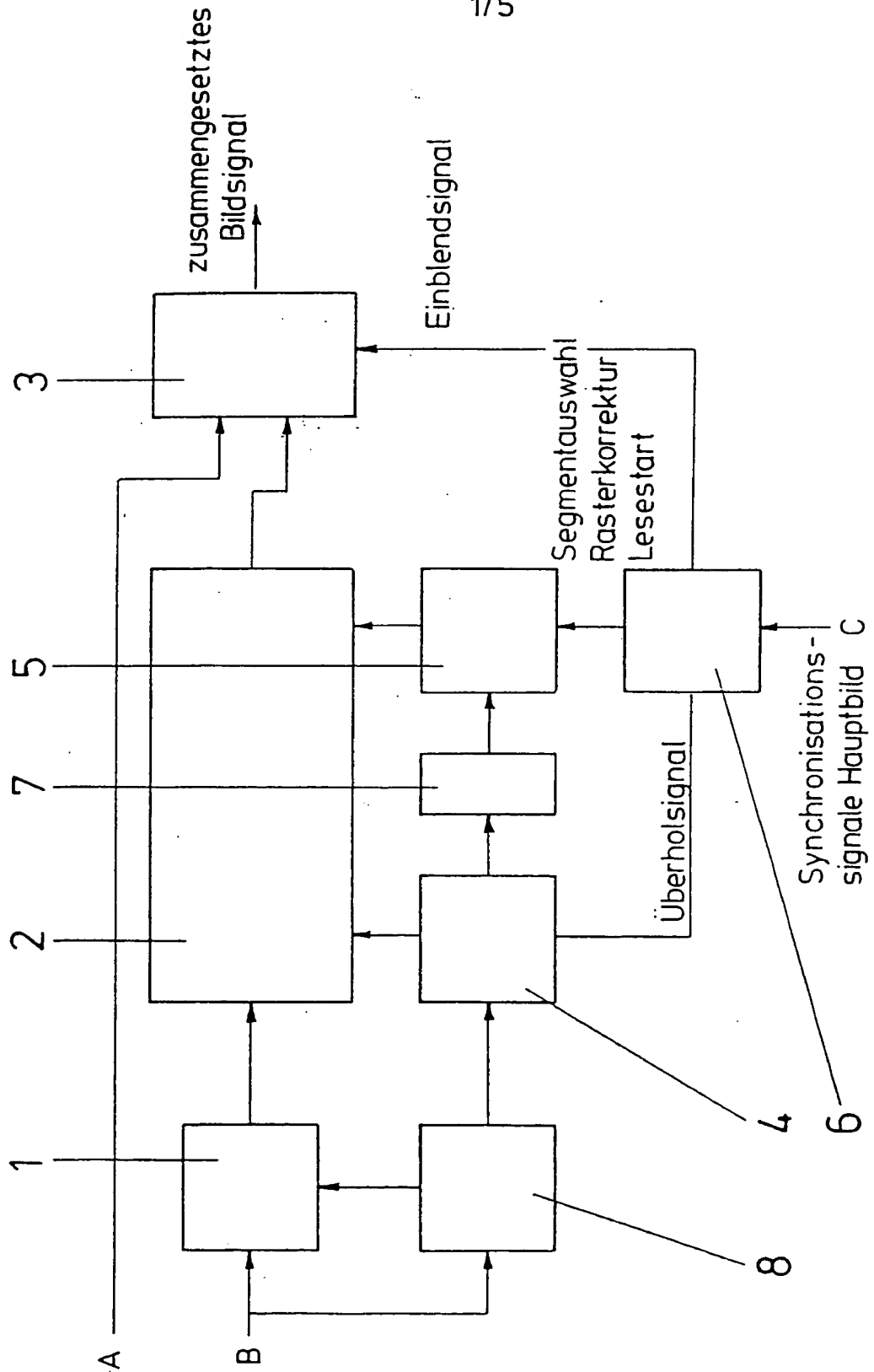
15 6. Schaltungsanordnung zur Einblendung einer Folge von dezimierten Einfügebildern in eine Folge von Hauptbildern, mit einer Speichereinrichtung mit mindestens zwei Segmenten für die Einfügebilder, einer Schreibsteuerung und einer Lesesteuerung, insbesondere zur Durchführung des Verfahrens nach
20 einem der vorhergehenden Ansprüche,
d a d u r c h g e k e n n z e i c h n e t, dass mit der Schreibsteuerung (4) ein in einer Anzeigesteuerung (6) zuführbares Überholsignal erzeugbar ist, daß ein mit der Lesesteuerung (5) verbundener Segmentpuffer \mathcal{D} (7) zur Speicherung einer ersten und einer letzten Adresse eines Einfügebildes vorgesehen ist, und daß mit der Anzeigesteuerung (6)
25 in Abhängigkeit von dem Überholsignal ein durch die Lesesteuerung (5) auszulesendes Speichersegment auswählbar ist.

30 7. Schaltungsanordnung nach Anspruch 6,
d a d u r c h g e k e n n z e i c h n e t, dass die Schreibsteuerung (4) und die Lesesteuerung (5) jeweils einen Adreßzähler zum Inkrementieren der Schreib- bzw. Leseadressen aufweisen.

8. Schaltungsanordnung nach Anspruch 6 oder 7,
d a d u r c h g e k e n n z e i c h n e t, dass mit der An-
zeigesteuerung (6) eine Einblendposition eines Einfügebildes
berechnet und ein entsprechendes Einblendsignal einer Ein-
5 blendvorrichtung (3) zuführbar ist.

9. Schaltungsanordnung nach einem der Ansprüche 6 bis 8,
d a d u r c h g e k e n n z e i c h n e t, dass mit der An-
zeigesteuerung (6) eine Rasterkorrektur durch einen Vergleich
10 zwischen der Rasterlage eines darzustellenden Bildes mit der
Rasterlage eines gespeicherten Bildes sowie durch Übersprin-
gen oder Wiederholen einer Zeile durchführbar ist.

FIG1



This Page Blank (uspto)

2/5

FIG 2

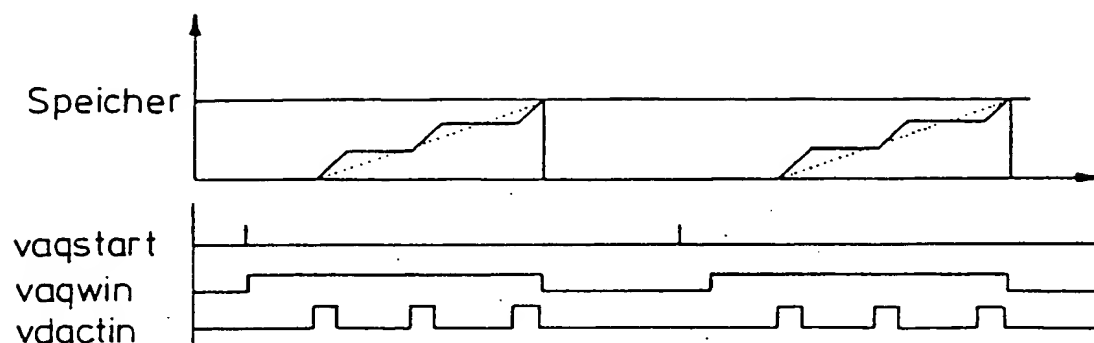


FIG 3

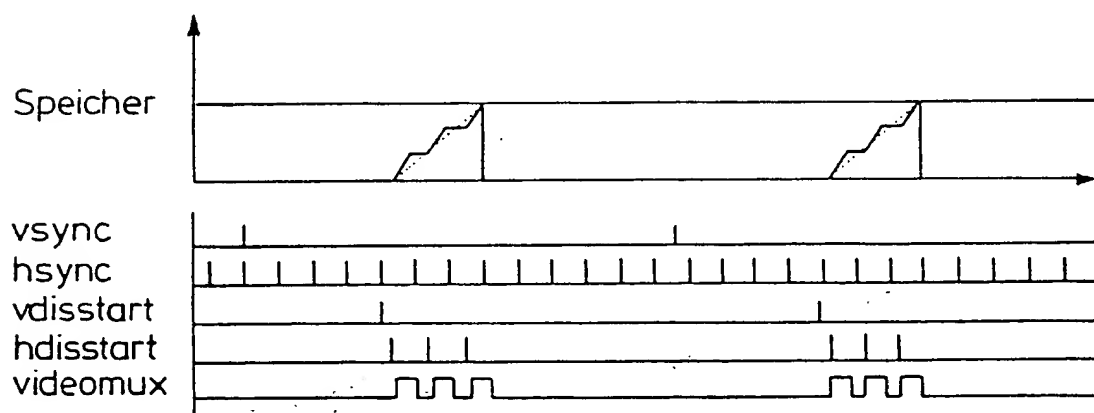
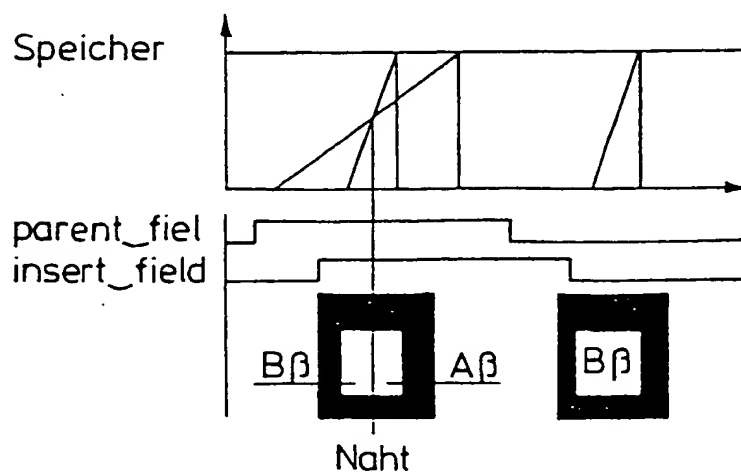


FIG 4



This Page Blank (uspto)

3/5

FIG 5a

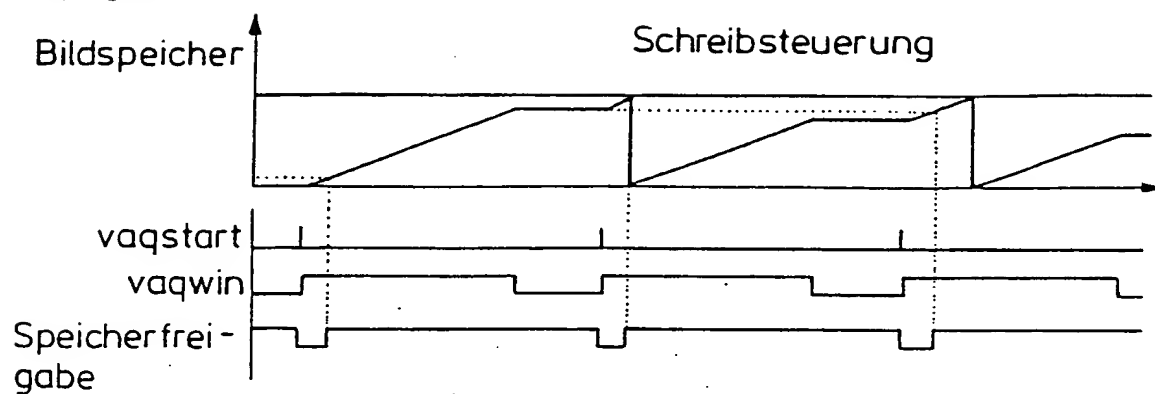


FIG 5b

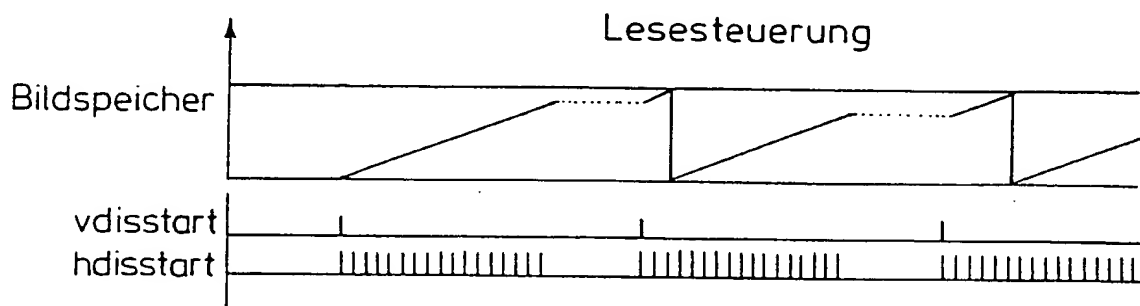
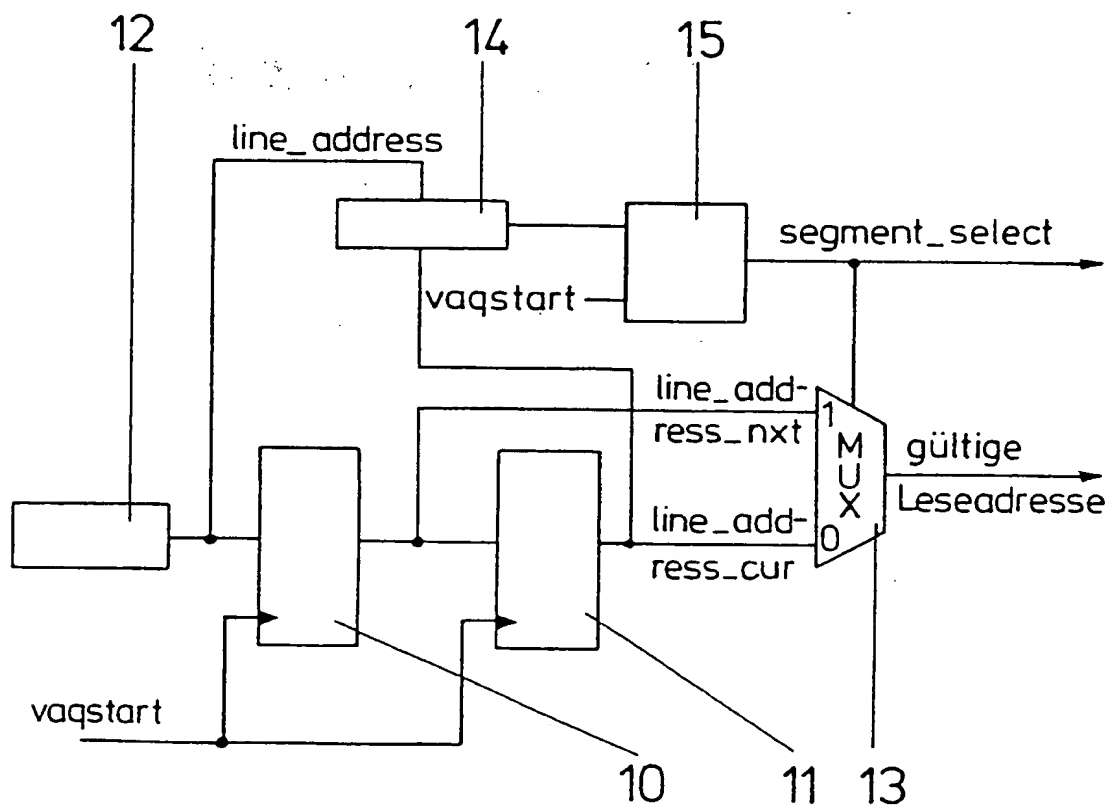


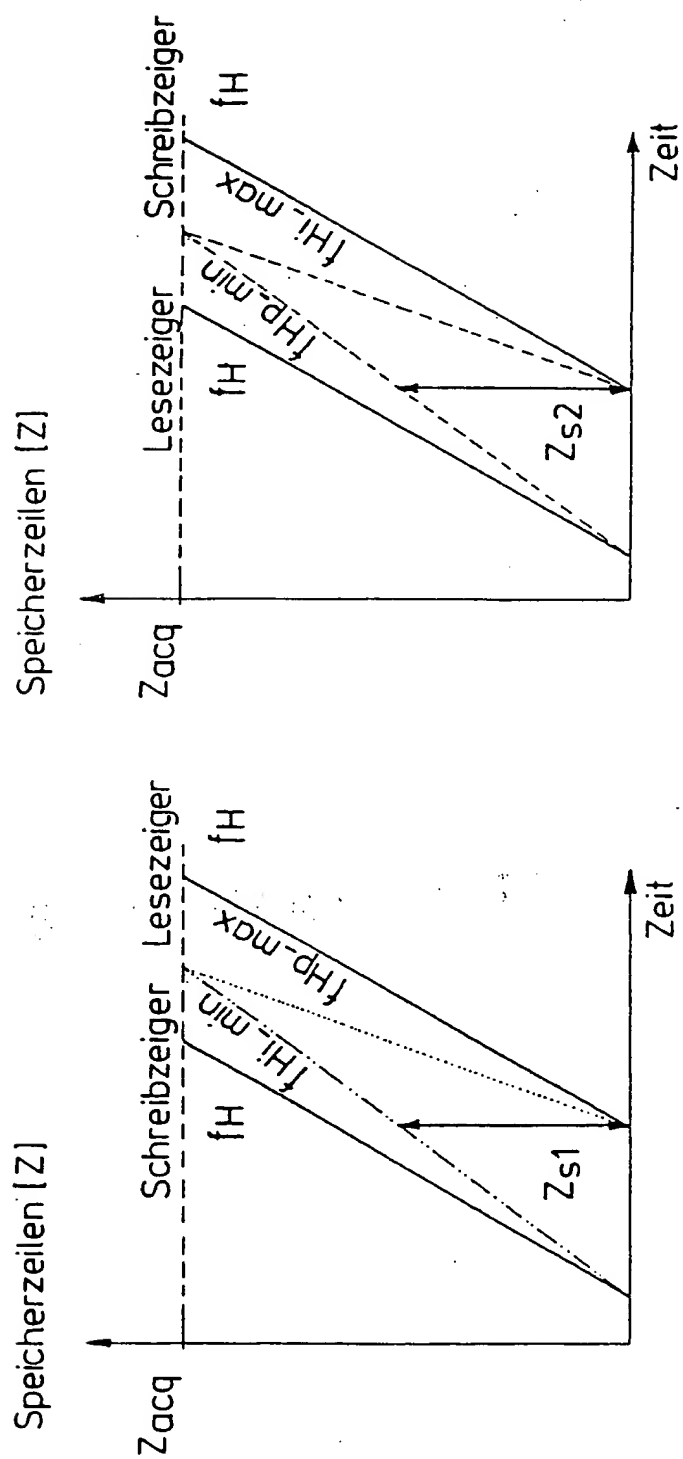
FIG 6



This Page Blank (uspto)

4/5

FIG 7



This Page Blank (uspto)

FIG 8

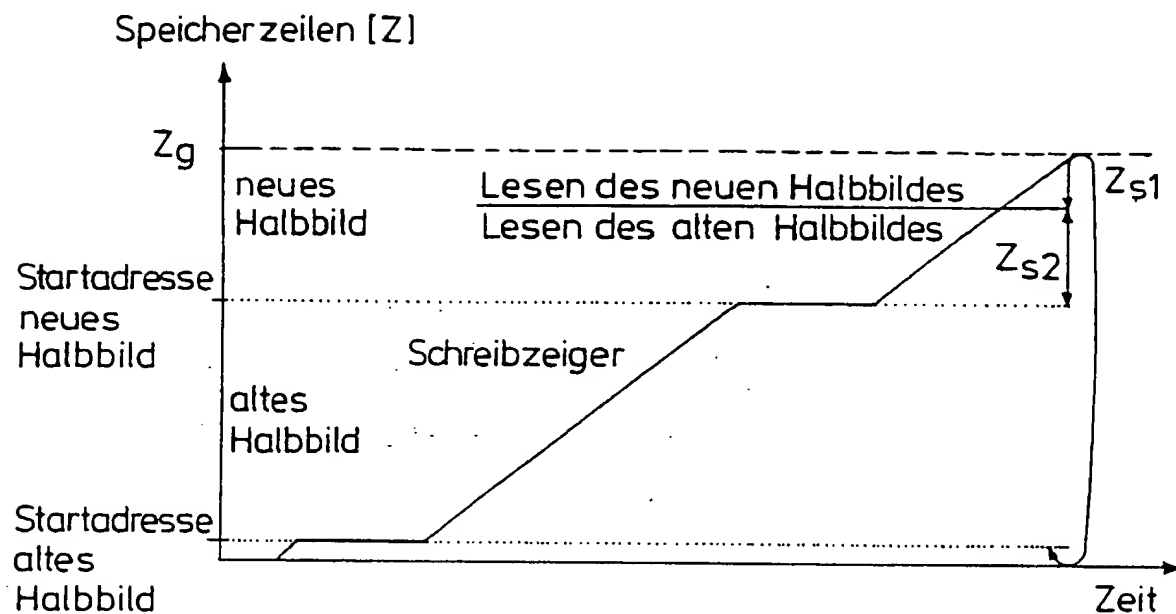
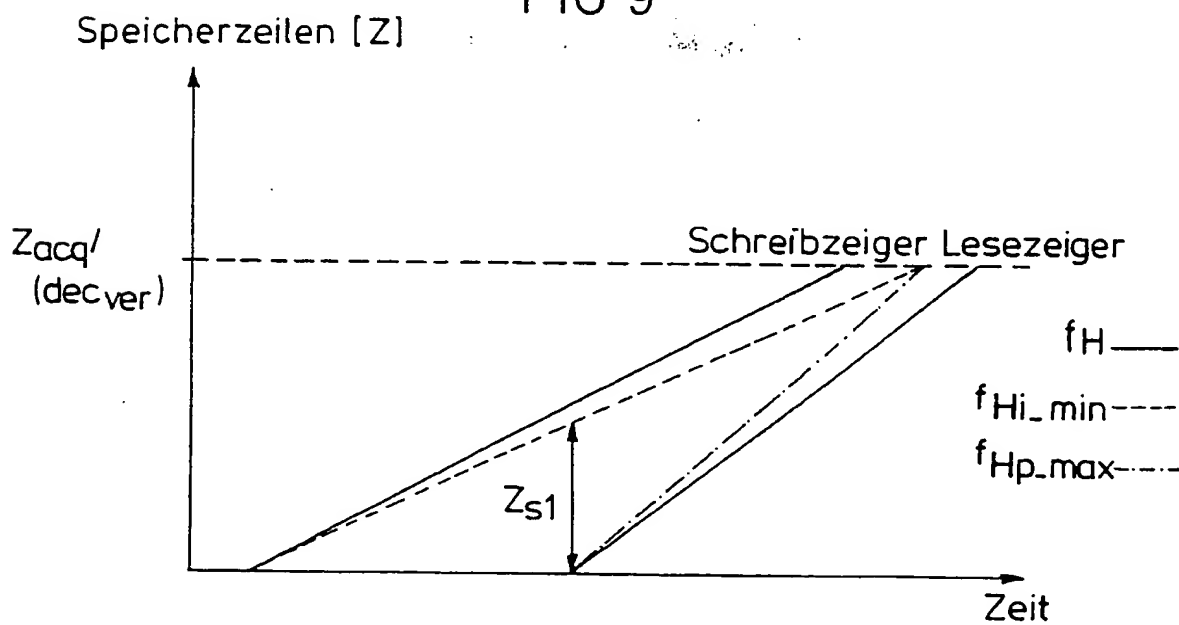


FIG 9



This Page Blank (uspto)

This Page Blank (uspto)

INTERNATIONAL SEARCH REPORT

International Application No
PCT/DE 00/00681

A. CLASSIFICATION OF SUBJECT MATTER

IPC 7 H04N5/45

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 7 H04N

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

EPO-Internal

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	EP 0 411 548 A (THOMSON CONSUMER ELECTRONICS) 6 February 1991 (1991-02-06) the whole document	1,6
A	EP 0 471 878 A (SIEMENS AG) 26 February 1992 (1992-02-26) the whole document	1,6
E	WO 00 18115 A (MENDE MANFRED ;BRETT MAIK (DE); SIEMENS AG (DE)) 30 March 2000 (2000-03-30) the whole document	1,6

☐ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents :

- *A* document defining the general state of the art which is not considered to be of particular relevance
- *E* earlier document but published on or after the international filing date
- *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- *O* document referring to an oral disclosure, use, exhibition or other means
- *P* document published prior to the international filing date but later than the priority date claimed

- *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
- *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
- *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.
- *G* document member of the same patent family

Date of the actual completion of the international search

10 August 2000

Date of mailing of the international search report

18/08/2000

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Yvonnet, J

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No
PCT/DE 00/00681

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
EP 0411548 A	06-02-1991	US 4987493 A	22-01-1991
		CA 2021597 A	02-02-1991
		DE 69022665 D	02-11-1995
		DE 69022665 T	25-04-1996
		ES 2080770 T	16-02-1996
		FI 97435 B	30-08-1996
		JP 2645338 B	25-08-1997
		JP 3070374 A	26-03-1991
		KR 174260 B	20-03-1999
EP 0471878 A	26-02-1992	DE 59010281 D	15-05-1996
		US 5369442 A	29-11-1994
WO 0018115 A	30-03-2000	NONE	

INTERNATIONALER RECHERCHENBERICHT

Internationales Aktenzeichen

PCT/DE 00/00681

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

IPK 7 H04N5/45

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 7 H04N

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	EP 0 411 548 A (THOMSON CONSUMER ELECTRONICS) 6. Februar 1991 (1991-02-06) das ganze Dokument	1,6
A	EP 0 471 878 A (SIEMENS AG) 26. Februar 1992 (1992-02-26) das ganze Dokument	1,6
E	WO 00 18115 A (MENDE MANFRED ; BRETT MAIK (DE); SIEMENS AG (DE)) 30. März 2000 (2000-03-30) das ganze Dokument	1,6

☐ Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen

☒ Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"Z" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

10. August 2000

Absendedatum des internationalen Recherchenberichts

18/08/2000

Name und Postanschrift der Internationalen Recherchenbehörde

Europäisches Patentamt, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Yvonnet, J

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PCT/DE 00/00681

Im Recherchenbericht angeführtes Patentdokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 0411548 A	06-02-1991	US 4987493 A	22-01-1991
		CA 2021597 A	02-02-1991
		DE 69022665 D	02-11-1995
		DE 69022665 T	25-04-1996
		ES 2080770 T	16-02-1996
		FI 97435 B	30-08-1996
		JP 2645338 B	25-08-1997
		JP 3070374 A	26-03-1991
		KR 174260 B	20-03-1999
EP 0471878 A	26-02-1992	DE 59010281 D	15-05-1996
		US 5369442 A	29-11-1994
WO 0018115 A	30-03-2000	KEINE	